

PROGRAMAREA PREZENTAREA 1 EXAMENE SESIUNE DE IARNA 2016-2017

ANUL I

ANUL I A				
Titular disciplina	Disciplina	Data	Sala	Ora
Barvinschi F	Fizica	31.01.2017	A106	11-14
Blaj Constantin	Circuite Electrice	20.01.2017	A101	08-11
	Circuite Electrice	20.01.2017	A101	11-14
Cădariu Liviu	Analiză Matematică	27.01.2017	A101	08-11
	Analiză Matematică	27.01.2017	A101	11-14
Andreiciuc Dan	Mat, Comp și Tehnologie Electronica	03.02.2017	A101	14-17
ANUL I B				
Titular disciplina	Disciplina	Data	Sala	Ora
Pop Niculina	Fizica	01.02.2017	D1	14-17
Irimia Dumitru	Circuite Electrice	21.01.2017	D1	14-17
Daianu Dan	Analiză Matematică	28.01.2017	D1	11-14
Popovici Adrian	Mat, Comp și Tehnologie Electronica	16.01.2017	D1	17-20
ANUL I engleză				
Titular disciplina	Disciplina	Data	Sala	Ora
Daianu Daniel	Math 1 (Calculus)	25.01.2017	D1	14-17
Radu Adrian	Mechanics	28.01.2017	A316	11-14
Greconici Marian	Electrical Circuits	19.01.2017	A108	11-14
Ariesanu C	Math 2 (Algebra)	03.02.2017	D1	08-11

ANUL II

ANUL II A				
Titular disciplina	Disciplina	Data	Sala	Ora
Nafornta Corina	Semnale și Sisteme	23.01.2017	D1	17-20
Gontean Aurel	Circuite Integrate Digitale	29.01.2017	A106	08-11
	Circuite Integrate Digitale	29.01.2017	A106	11-14
Filip Aurel	Circuite Electronice Fundamentale	02.02.2017	A101	11-14
	Circuite Electronice Fundamentale	02.02.2017	A101	14-17
Blaj Constantin	Bazele fizice ale electromagnetism	18.01.2017	D1	14-17
ANUL II B				
Titular disciplina	Disciplina	Data	Sala	Ora
Isar Alexandru	Semnale și Sisteme	04.02.2017	A106	08-11
	Semnale și Sisteme	04.02.2017	A106	11-14
Băbăiță Mircea	Circuite Integrate Digitale	25.01.2017	D1	08-11
Căleanu Cătălin	Circuite Electronice Fundamentale	30.01.2017	D1	11-14
Irimia Dumitru	Bazele fizice ale electromagnetism	16.01.2017	D1	11-14
	BFE (RESTANTIERI AN 3-4)	16.01.2017	D1	08-11
ANUL II engleză				
Titular disciplina	Disciplina	Data	Sala	Ora
Naforntă Corina	Signals and Systems	23.01.2017	A106	14-17
Maranescu Vali	Electronic Circuits	29.01.2017	A106	14-17
Simion Georgiana	Digital Integrated Circuits	02.02.2017	A108	14-17
Stoiciu Dan	Electric and Electronic Measurements	16.01.2017	A106	11-14

PROGRAMAREA PREZENTAREA 1 EXAMENE SESIUNE DE IARNA 2016-2017

ANUL III

ANUL III EA				
Titular disciplina	Disciplina	Data	Sala	Ora
Lascu Dan	Electronică de Putere	04.02.2017	D1	11-14
Jurca Traian	Aparate Electronice de Masurat	30.01.2017	D1	17-20
Lascu Mihaela	Instrumentatie Virtuala	18.01.2017	D1	08-11
Pazsitka Robert	Sisteme de Achiziții de Date	23.01.2017	A106	08-11
	Sisteme de Achiziții de Date	23.01.2017	A106	11-14
ANUL III TST				
Titular disciplina	Disciplina	Data	Sala	Ora
Stoiciu Dan	Aparate Electronice de Masurat	28.01.2017	D1	14-17
Gal Ianos	Circuite de Telecomunicații	21.01.2017	D1	11-14
Baltă Horia	Teoria Informației și a Codării	16.01.2017	D1	14-17
Alexa Florin	Radiocomunicații	05.02.2017	D1	08-11
ANUL III engleză				
Titular disciplina	Disciplina	Data	Sala	Ora
De Sabata Aldo	High Frequency Technique	30.01.2017	A2ch	11-14
Lascu Mihaela	Virtual Instrumentation	19.01.2017	A101	08-11
Mățiu Liliana	Electronic Instrumentation	03.02.2017	A101	11-14
Botoca Corina	Data Communications	25.01.2017	A108	11-14

ANUL IV

ANUL IV EA				
Titular disciplina	Disciplina	Data	Sala	Ora
Lascu Dan	Modelare și Simulare în EA	23.01.2017	D1	11-14
Lie Ioan	Testarea Echip Electronice pt EA	30.01.2017	D1	08-11
Jiveț Ioan	VHDL	04.02.2017	A108	14-17
Pazsitka Robert	Procesoare de Semnal	18.01.2017	D1	11-14
Isar Dorina	Echipam Electronice de Interfațare	04.02.2017	D1	14-17
ANUL IV TST				
Titular disciplina	Disciplina	Data	Sala	Ora
Popa Daniel	Rețele Numerice Integrate	21.01.2017	D1	08-11
Budura Georgeta	Modelare și Simulare în Tc	28.01.2017	D1	08-11
Vasiu Radu	Testarea Echip Electronice pt Tc	04.02.2017	D1	08-11
Onita Mihai	Grafică Computerizată	17.01.2017	A106	11-14
ANUL IV engleză				
Titular disciplina	Disciplina	Data	Sala	Ora
Ionel Raul	Modelling and Simulation	28.01.2017	SPM	09-12
	Modelling and Simulation	28.01.2017	SPM	12-15
Popa Daniel	Integrated Digital Networks	24.01.2017	A106	08-11
Vasiu Radu	Electronic Equipment Testing	03.02.2017	A101	08-11
Jiveț Ioan	VHDL	17.01.2017	A106	08-11